**Nama : Sarnila Sari Saputri**

**NIM : L200150077**

**REMIDI UTS “Organisasi dan Arsitektur Komputer”**

1. **Sejarah komputer, (a) Siapakah yang memulai membuat komputer? (2%) (b) kapan mulainya seleai setelah berapa tahun? (3%) (c) Apa nama universitasnya? (5%)**

**Jawab :**

1. Komputer pertama kali Dibuat oleh Prof. Mauchly dan Muridnya Ecket
2. Dimulai pada tahun 1943 selesai 1946
3. University of Pennsylvania
4. **Apa perubahan yang diciptakan oleh Von Numman dalam dunia komputer? (10%)**

**Jawab :**

1. Adanya ide untuk menyimpan program (memory)
2. Memory digunakan untuk PROGRAM (aplikasi) dan DATA
3. ALU (Aritmatik Logic Unit / Processor) bekerja dengan angka BINARY
4. Ada bagian unit KONTROL untuk mengatur kode program yang akan dieksekusi
5. Ada unit Input/Output yang dikendalikan oleh unit KONTROL
6. Dibuat di Princeton Institute for Advance Studies (IAS)
7. **Apa yang dimaksud program dalam komputer? (10%)**

**Jawab :**

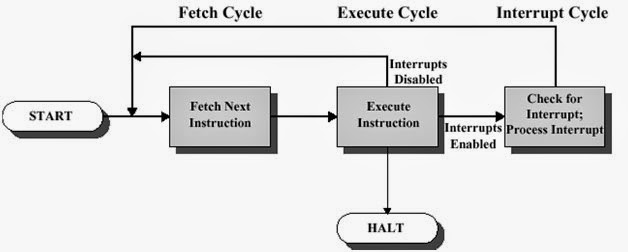
**Program** adalah serangkaian instruksi yang ditulis untuk melakukan suatu fungsi spesifik pada komputer, Teridiri atas urutan langkah, Pada setiap langkah dilakukan operasi aritmatik atau logik, Pada setiap operasi diperlukan sinyal kontrol yang berbeda.

1. **Sebutkan beberapa register utama dalam sebuah processor dan jelaskan fungsinya (10%)**

**Jawab :**

1. Control unit, Control unit adalah mempunyai tugas sebagai pengendali pusat dan mengaturnya. Control unit juga berhubungan dengan ALU, contohnya saja instruksi yang di seleksi oleh Control unit (aritmetika dan fungsi logika) akan dikirim ke ALU.
2. ALU (Arithmetic and logical) ini mempunyai fungsi yaitu dengan instruksi program alu bisa melakukan proses perhitungannya.
3. Register mempunyai fungsi sebagai tempat penyimpanan yang akan di proses yaitu dari RAM kepada register lalu dari register akan di proses.
4. **Gambarkan blok rangkaian dasar komputer dan terangkan proses komputer dalam mengeksekusi program! *(instruction cycle*) (10%)**

**Jawab :**



Cara kerja:

* Sebelum processor mengeksekusi perintah berikutnya, terlebih dahulu akan memeriksa keberadaan interrupt (ditunjukkan dengan adanya **sinyal Interupt**)
* Jika tidak ada sinyal interrupt processor akan melanjutkan pekerjaan untuk memproses Fetch Cycle.
* Jika ada sinyal interrupt, maka prosessor akan melakukan hal2 berikut:
  + Menghentikan sementara eksekusi proses saat ini.
  + Menyimpan variabel situasi saat ini (save contex)
  + Mengatur PC (Program Counter) untuk menunjuk ke lokasi program layanan interrupt
  + Memproses interrupt
  + Melanjutkan proses yang terhenti sebelum terjadi interrupt

1. **Sebutkan empat proses utama yang mungkin terjadi ketika komputer menjalankan kode program (instruction set)! (10%)**

**Jawab :**

1. Data processing : Arithmetic dan Logic Instructions.
2. Data Storage : Memory Instructions.
3. Data Movement : I/O Instructions.
4. Control : Test and branch instructions.
5. **Jelaskan cara kerja keyboard! (jelaskan proses pengolahan data mulai dari user menekan tombol sampai huruf ditampilkan di layar) (10%)**

**Jawab :**

* Ketika tombol ditekan, tombol tersebut akan menekan sebuah karet yanga da dibawah tombol tersebut.
* Karet tersebut terhubung dengan sebuah chip yang mana akan mentransmisikan sinyal yang didapat ketika tombol ditekan.
* Sinyal yang ditransmisikan berbentuk kode-kode biner.
* Data yang berbentuk biner tersebut akan digenerate oleh chip komputer.
* Setelah digenerate akan ditampilkan kembali menjadi tampilan asli berbentuk huruf pada layar monitor.

1. **Apa fungsi cache dalam komputer (10%)**

**Jawab :**

Fungsi dari Cache Memory adalah sebagai tempat menyimpan data sementara atau intruksi yang diperlukan oleh processor. Secara singkatnya, cache berfungsi untuk mempercepat akses data pada komputer karena cache menyimpan data atau informasi yang telah di akses oleh suatu buffer, sehingga meringankan kerja processor.

1. **Gambarkan posisi cache (l1, L2, L3) dalam komputer dan jelaskan cara kerjanya! (10%)**

**Jawab :**

Machine generated alternative text:
CPU 
CPU 
Word Transfer 
Fast 
Level 1 
(L 1) cache 
Block Transfer 
Slow 
Main Memory 
Main 
Memory 
Slow 
Cache 
Level 3 
(L 3) cache 
(a) Single cache 
Level 2 
(L2) cache 
ess 
ast 
anization 
Fastest 
Fast 
(b) Three-level cache org 

Operasi Cache:

1. CPU meminta data/instruksi dari lokasi memory (main Memory)
2. Memeriksa apakah data/instruksi sudah ada di dalam CACHE (biasanya dilakukan secara hardware)
3. Jika data/instruksi sudah ada dalam cache ambil dari cache. (lebih cepat)
4. Jika belum ada di dalam cache, membaca blok memory (terkecil 4 byte) untuk dipindahkan ke dalam cache.
5. Kirimkan data/instruksi dari cache ke CPU
6. cache akan menyimpan data tambahan berupa tags untuk identifikasi lokasi blok memory
7. **Apa perbedaan antara Static dan dinamik RAM, berikan contoh penggunaan dari masing-masing jenis memory tersebut (10%)**

**Jawab :**

1. Static RAM

* Setiap BIT DATA disimpan sebagai MUATAN LISTRIK DALAM KAPASITOR.
* Ada kebocoran muatan listrik.
* Karena ada kebocoran, maka perlu sinyal REFRESH meskipun masih ada POWER (catu daya)
* Konstruksi sederhana
* Ukuran per bit lebih kecil
* Harga lebih murah
* Memerlukan rangkaian pembangkit sinyal refresh
* Proses baca/tulis lebih lambat
* Level muatan listrik menentukan nilai BIT ( 0 atau 1)

Contoh : Banyak digunakan dalam Main MEMORY (DDR)

1. Dinamik RAM

* Data (bit) disimpan sebagai SWITCH (ON = 1 atau OFF =0)
* kebocoran muatan listrik.
* Tidak memerlukan sinyal refresh selama ada catu daya.
* Rangkaian/konstruksi lebih rumit (komplek)
* Jumlah komponen per BIT lebih banyak.
* Harga lebih mahal
* Tidak perlu rangkaian pembangkit sinyal refresh
* Operasi baca dan tulis lebih cepat
* Bersifat DIGITAL (On/OFF switch)

Contoh : Banyak digunakan sebagai CACHE memory